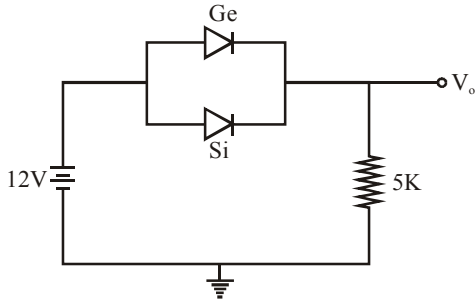


SEMICONDUCTOR

1. Ge तथा Si के डायोड, क्रमशः 0.3 V तथा 0.7 V पर सुचालक हो जाते हैं। दिये गये चित्र में यदि Ge डायोड के सिरों को पलट दिया जाये तो विभव V_0 में परिवर्तन का मान होगा : (मान लें कि Ge डायोड की भंजन वोल्टता अत्यधिक है।)

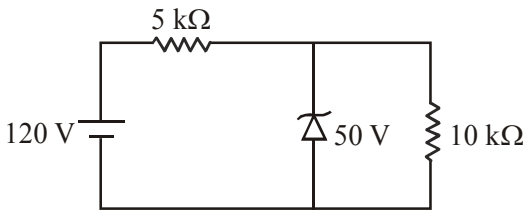


- (1) 0.6 V (2) 0.8 V
(3) 0.4 V (4) 0.2 V

2. एक अर्द्धचालक में इलेक्ट्रॉनों की गतिशीलता को उनके अपवहन वेग तथा आरोपित विद्युत क्षेत्र के अनुपात के रूप में व्यक्त किया जाता है। यदि n-प्रकार के अर्द्धचालक के लिए इलेक्ट्रॉनों का घनत्व $10^{19}m^{-3}$ तथा उनकी गतिशीलता $1.6 m^2/(V.s)$ है तो अर्द्धचालक की प्रतिरोधकता लगभग (चूँकि यह n-प्रकार का अर्द्धचालक है, अतः इसमें छिद्रों का योगदान नगण्य माना जाता है।) है:-

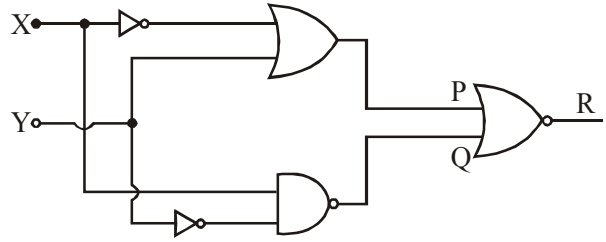
- (1) $2\Omega m$ (2) $0.4\Omega m$
(3) $4\Omega m$ (4) $0.2\Omega m$

3. प्रदर्शित परिपथ के लिए जेनर डायोड से प्रवाहित धारा का मान है :-



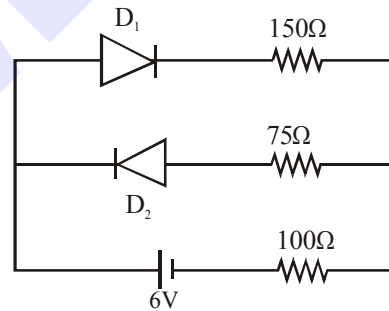
- (1) 5 mA (2) शून्य
(3) 14 mA (4) 9 mA

4. R पर निर्गत मान '1' के लिये दिये गये लॉजिक गेट परिपथ में, निवेशों का मान होना चाहिए :



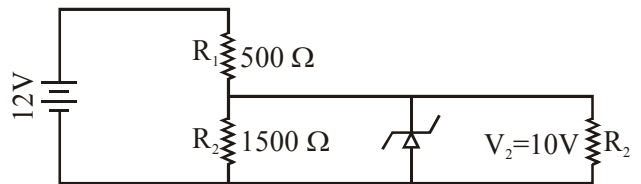
- (1) $X = 0, Y = 1$
(2) $X = 1, Y = 1$
(3) $X = 0, Y = 0$
(4) $X = 1, Y = 0$

5. दिखाये गये परिपथ में दो आदर्श डायोड हैं, जिनमें प्रत्येक का अग्रदिशिक प्रतिरोध 50Ω है। यदि बैटरी की वोल्टता 6 V है तो 100Ω के प्रतिरोध में धारा (एम्पियर में) होगी :-



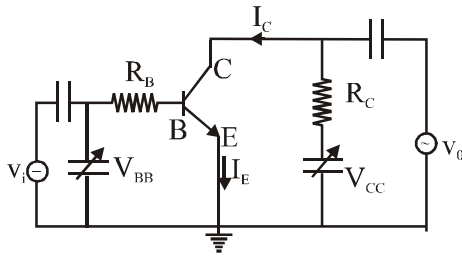
- (1) 0.027 (2) 0.020
(3) 0.030 (4) 0.036

6. दिये गये परिपथ में जेनर डायोड में धारा का लगभग मान होगा :-



- (1) 6.0 mA (2) 4.0 mA
(3) 6.7 mA (4) 0.0 mA

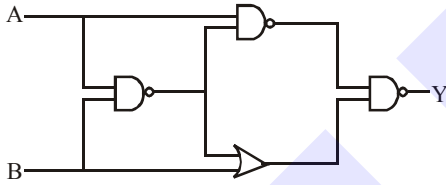
7.



प्रदर्शित परिपथ में V_{BB} आपूर्ति का मान 0 से 5.0 V तक परिवर्तित हो सकता है तथा $V_{CC} = 5V$, $\beta_{dc} = 200$, $R_B = 100 \text{ k}\Omega$, $R_C = 1 \text{ k}\Omega$ व $V_{BE} = 1.0 \text{ V}$ है। न्यूनतम आधार तथा निवेशी वोल्टता जिस पर ट्रांजिस्टर संतृप्त अवस्था में चला जायेगा, के मान क्रमशः हैं :

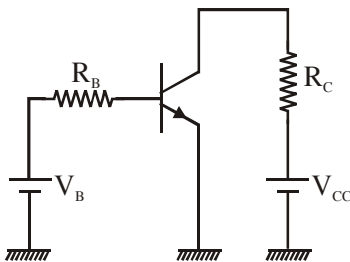
- (1) $20\mu\text{A}$ तथा 3.5V (2) $25\mu\text{A}$ तथा 3.5V
(3) $25\mu\text{A}$ तथा 2.8V (4) $20\mu\text{A}$ तथा 2.8V

8. दिये गये लॉजिक गेट का निर्गम है:-



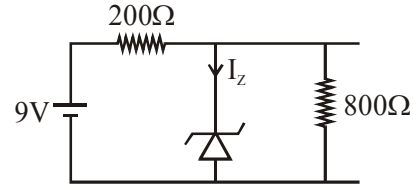
- (1) $\bar{A}B$ (2) $A\bar{B}$
(3) $AB + \bar{A}\bar{B}$ (4) $A\bar{B} + \bar{A}B$

9. चित्र में एक npn ट्रांजिस्टर द्वारा बनाये गये उभयनिष्ठ उत्सर्जक प्रवर्धक को दिखाया गया है। इसका dc धारा प्रवर्धन 250 है तथा इसमें $R_C = 1\text{k}\Omega$ तथा $V_{CC} = 10V$ है। V_{CE} की संतृप्ति (saturation) के लिये आधार धारा का न्यूनतम मान होगा ?



- (1) $100 \mu\text{A}$ (2) $7 \mu\text{A}$ (3) $40 \mu\text{A}$ (4) $10 \mu\text{A}$

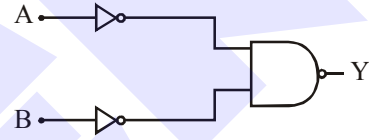
10. परिपथ में, जीनर की पश्चदिशिक भंजन वोल्टता 5.6 V है।



जीनर में धारा I_Z है -

- (1) 7 mA (2) 17 mA
(3) 10 mA (4) 15mA

11. दिये गये लॉजिक परिपथ का तुल्य लॉजिक गेट है :-

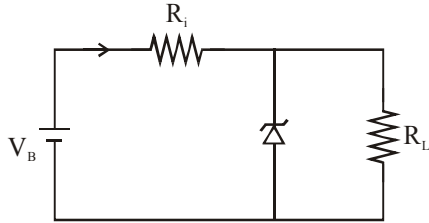


- (1) OR (2) AND
(3) NOR (4) NAND

12. एक npn ट्रांजिस्टर को उभयनिष्ठ उत्सर्जक विन्यास में एक प्रवर्धक (amplifier) की तरह उपयोग करते हैं। इसमें $1 \text{ k}\Omega$ को लोड प्रतिरोध लगा है। 10 mV का सिग्नल वोल्टेज आधार व उत्सर्जक के बीच में लगाने पर संग्राहक धारा में 3 mA का और आधार धारा में $15\mu\text{A}$ का परिवर्तन होता है। निवेश प्रतिरोध तथा वोल्टेज लब्धि (gain) के मान होंगे :

- (1) $0.33 \text{ k}\Omega$, 1.5
(2) $0.67 \text{ k}\Omega$, 200
(3) $0.33 \text{ k}\Omega$, 300
(4) $0.67 \text{ k}\Omega$, 300

13. चित्र में जेनर डायोड से बनाया हुआ वोल्टेज नियंत्रण परिपथ दिखाया गया है। जेनर डायोड की भंजन वोल्टता 6V तथा लोड प्रतिरोध तथा $R_L = 4 \text{ k}\Omega$ है। श्रेणी प्रतिरोध $R_i = 1 \text{ k}\Omega$ है। यदि सेल का विभव V_B , 8V से 16V के बीच बदलता है तो जेनर डायोड की धारा के न्यूनतम तथा अधिकतम मान क्या होंगे ?

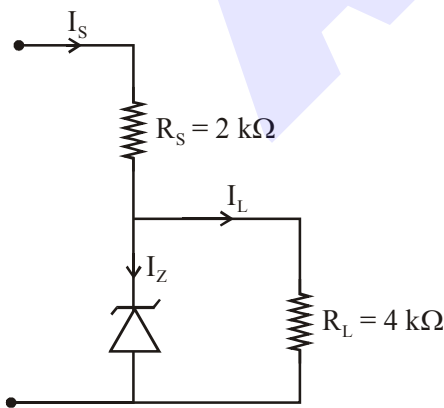


- (1) 0.5 mA ; 6 mA (2) 0.5 mA ; 8.5 mA
 (3) 1.5 mA ; 8.5 mA (4) 1 mA ; 8.5 mA

14. एक npn ट्रांजिस्टर 60 dB शक्ति लब्धि वाले उभयनिष्ठ उत्सर्जक प्रवर्धक के रूप में काम करता है। इस परिपथ का निवेशी 100Ω तथा निर्गत लोड प्रतिरोध $10 \text{ k}\Omega$ है। उभयनिष्ठ उत्सर्जक धारा लब्धि β है :

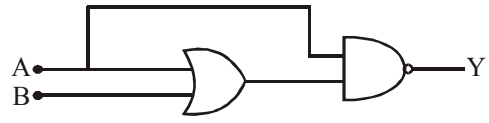
- (1) 60 (2) 10^4 (3) 6×10^2 (4) 10^2

15. चित्र में भंजन वोल्टता = 6V के जेनर डायोड से बनाया विद्युत नियंत्रक परिपथ दिखाया है। यदि अनियंत्रित निवेशित विभव 10 V तथा 16 V के बीच बदलता है, तो जेनर डायोड में अधिकतम धारा का मान होगा ?



- (1) 2.5 mA (2) 3.5 mA
 (3) 7.5 mA (4) 1.5 mA

16. दिये गये परिपथ के लिये सत्यमान सारणी है :



(1)

A	B	Y
0	0	1
0	1	1
1	0	0
1	1	0

 (2)

A	B	Y
0	0	0
0	1	0
1	0	1
1	1	1

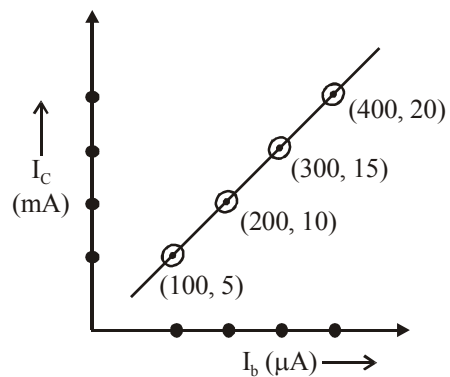
(3)

A	B	Y
0	0	1
0	1	0
1	0	0
1	1	0

 (4)

A	B	Y
0	0	1
0	1	1
1	0	1
1	1	1

17. किसी ट्रांजिस्टर के, निवेश तथा निर्गत प्रतिरोध क्रमशः 100Ω तथा $100 \text{ k}\Omega$ हैं। इसके लिये अंतरण अभिलक्षण वक्र यहाँ दर्शाया गया है। तो, वोल्टता तथा शक्ति लब्धि हैं क्रमशः :



- (1) 5×10^4 , 5×10^5
 (2) 5×10^4 , 5×10^6
 (3) 5×10^4 , 2.5×10^6
 (4) 2.5×10^4 , 2.5×10^6

SOLUTION1. **Ans. (3)**

Initially Ge & Si are both forward biased so current will effectively pass through Ge diode with a drop of 0.3 V

if "Ge" is reversed then current will flow through "Si" diode hence an effective drop of $(0.7 - 0.3) = 0.4$ V is observed.

2. **Ans. (2)**

$$j = \sigma E = nev_d$$

$$\sigma = ne \frac{v_d}{E}$$

$$= ne\mu$$

$$\frac{1}{\sigma} = \rho = \frac{1}{n_e e \mu_e}$$

$$= \frac{1}{10^{19} \times 1.6 \times 10^{-19} \times 1.6}$$

$$= 0.4 \Omega\text{m}$$

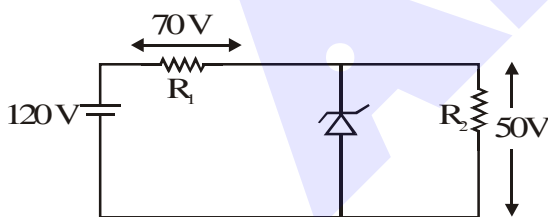
3. **Ans. (4)**

Assuming zener diode doesnot undergo

$$\text{breakdown, current in circuit} = \frac{120}{15000} = 8\text{mA}$$

$$\therefore \text{Voltage drop across diode} = 80\text{V} > 50\text{V.}$$

The diode undergo breakdown.



$$\text{Current in } R_1 = \frac{70}{5000} = 14\text{mA}$$

$$\text{Current in } R_2 = \frac{50}{10000} = 5\text{mA}$$

$$\therefore \text{Current through diode} = 9\text{mA}$$

4. **Ans. (4)**

$$p = \bar{x} + y$$

$$Q = \overline{\bar{y} \cdot x} = y + \bar{x}$$

$$O/P = \overline{P + Q}$$

To make O/P

P + Q must be 'O'

$$\text{SO, } y = 0$$

$$x = 1$$

5. **Ans. (2)**

$$I = \frac{6}{300} = 0.002 \text{ (D}_2 \text{ is in reverse bias)}$$

6. **Ans. (4)**

Since voltage across zener diode must be less than 10V therefore it will not work in breakdown region, & its resistance will be infinite & current through it = 0

\therefore correct answer is (4)

7. **Ans (2)**

At saturation, $V_{CE} = 0$

$$V_{CE} = V_{CC} - I_C R_C$$

$$\Rightarrow I_C = \frac{V_{CC}}{R_C} = 5 \times 10^{-3} \text{ A}$$

Given

$$\beta_{dc} = \frac{I_C}{I_B}$$

$$I_B = \frac{5 \times 10^{-3}}{200}$$

$$I_B = 25 \mu\text{A}$$

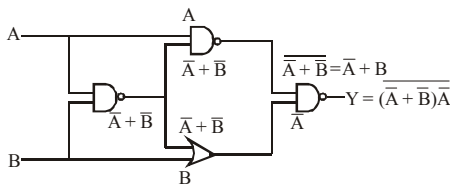
At input side

$$V_{BB} = I_B R_B + V_{BE}$$

$$= (25\text{mA}) (100\text{k}\Omega) + 1\text{V}$$

$$V_{BB} = 3.5 \text{ V}$$

8. Ans. (2)



$$Y = \overline{(\overline{A+B})\overline{A}}$$

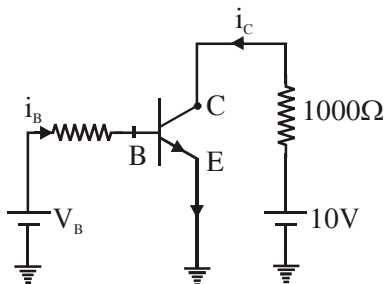
$$= \overline{\overline{A+B}} = A+B$$

$$= A(\overline{AB})$$

$$= A(A+\overline{B})$$

$$= A+A\overline{B} = A\overline{B}$$

9. Ans. (3)



Sol.

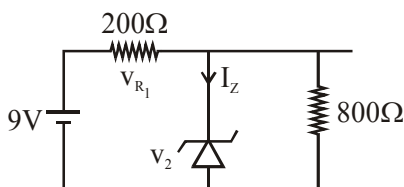
At saturation state, V_{CE} becomes zero

$$\Rightarrow i_C = \frac{10V}{1000\Omega} = 10mA$$

now current gain factor $\beta = \frac{i_C}{i_B}$

$$\Rightarrow i_B = \frac{10mA}{250} = 40\mu A$$

10. Ans. (3)



Sol.

$$9 = V_Z + V_{R_1}$$

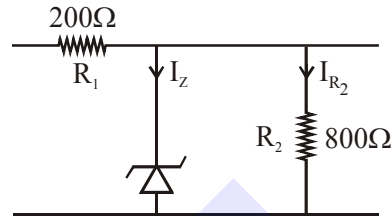
$$V_Z = 5.6 V$$

$$V_{R_1} = 9 - 5.6$$

$$V_{R_1} = 3.4$$

$$I_{R_1} = \frac{V_{R_1}}{R} = \frac{3.4}{200}$$

$$I_{R_1} = 17 \text{ mA}$$



$$V_Z = V_{R_2} = I_{R_2}(R_2)$$

$$\frac{5.6}{800} = I_{R_2}$$

$$I_{R_2} = 7mA$$

$$I_Z = (17 - 7) \text{ mA}$$

$$= 10 \text{ mA}$$

11. Ans. (1)

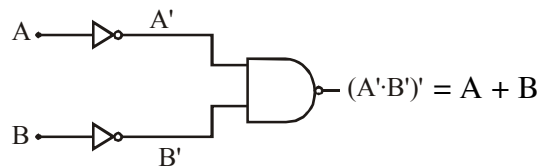
Sol. Method 1

Truth table can be formed as

A	B	Equivalent
0	0	0
0	1	1
1	0	1
1	1	1

Hence the Equivalent is "OR" gate.

Method 2



(OR GATE)

12. Ans. (4)**Sol.** input current = 15×10^{-6} output current = 3×10^{-3}

resistance output = 1000

$$V_{\text{input}} = 10 \times 10^{-3}$$

$$\text{Now } V_{\text{input}} = r_{\text{input}} \times i_{\text{input}}$$

$$10 \times 10^{-3} = r_{\text{input}} \times 15 \times 10^{-6}$$

$$r_{\text{input}} = \frac{2000}{3} = 0.67 \text{ K}\Omega.$$

$$\text{voltage gain} = \frac{V_{\text{output}}}{V_{\text{input}}} = \frac{1000 \times 3 \times 10^{-3}}{10 \times 10^{-3}} = 300$$

Option (4)

13. Ans. (2)**Sol.** At $V_B = 8\text{V}$

$$i_L = \frac{6 \times 10^{-3}}{4} = 1.5 \times 10^{-3} \text{ A}$$

$$i_R = \frac{8 - 6 \times 10^{-3}}{1} = 2 \times 10^{-3} \text{ A}$$

$$\therefore i_{\text{zener diode}} = i_R - i_{\text{load}} \\ = 0.5 \times 10^{-3} \text{ A}$$

At $V_B = 16 \text{ V}$

$$i_L = 1.5 \times 10^{-3} \text{ A}$$

$$i_R = \frac{(16 - 6) \times 10^{-3}}{1} = 10 \times 10^{-3} \text{ A}$$

$$\therefore i_{\text{zener diode}} = i_R - i_L \\ = 8.5 \times 10^{-3} \text{ A}$$

14. Ans. (4)**Sol.** $A_v \times \beta = P_{\text{gain}}$

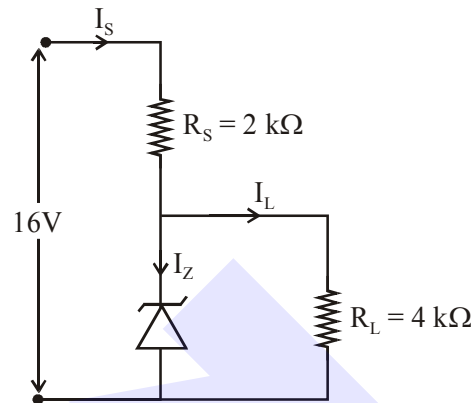
$$60 = 10 \log_{10} \left(\frac{P}{P_0} \right)$$

$$P = 10^6 = \beta^2 \times \frac{R_{\text{out}}}{R_{\text{in}}}$$

$$= \beta^2 \times \frac{10^4}{100}$$

$$\beta^2 = 10^4$$

$$\beta = 100$$

15. Ans. (2)**Sol.** Maximum current will flow from zener if input voltage is maximum.

When zener diode works in breakdown state, voltage across the zener will remain same.

$$\therefore V_{\text{across } 4\text{k}\Omega} = 6\text{V}$$

$$\therefore \text{Current through } 4\text{k}\Omega = \frac{6}{4000} \text{ A} = \frac{6}{4} \text{ mA}$$

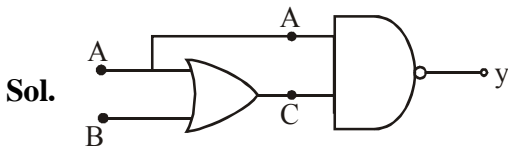
Since input voltage = 16V

$$\therefore \text{Potential difference across } 2\text{k}\Omega = 10\text{V}$$

$$\therefore \text{Current through } 2\text{k}\Omega = \frac{10}{2000} = 5\text{mA}$$

$$\therefore \text{Current through zener diode} \\ = (I_S - I_L) = 3.5 \text{ mA}$$

16. Ans. (1)



$$C = A + B$$

$$\text{and } y = \overline{A.C}$$

A	B	C = (A + B)	A.C.	y = $\overline{A.C}$
0	0	0	0	1
0	1	1	0	1
1	0	1	1	0
1	1	1	1	0

17. Ans. (3)

Sol.

$$V_{\text{gain}} = \left(\frac{\Delta I_C}{\Delta I_B} \right) \frac{R_{\text{out}}}{R_{\text{in}}}$$

$$= \left(\frac{5 \times 10^{-3}}{100 \times 10^{-6}} \right) \times 10^3$$

$$= \frac{1}{20} \times 10^6 = 5 \times 10^4$$

$$P_{\text{gain}} = \left(\frac{\Delta I_C}{\Delta I_b} \right) (V_{\text{gain}})$$

$$= \left(\frac{5 \times 10^{-3}}{100 \times 10^{-6}} \right) (5 \times 10^4)$$

$$= 2.5 \times 10^6$$